

Ramura de știință: Ingineria sistemelor, calculatoare și tehnologia informației

FIȘA DE VERIFICARE
 pentru conferirea atestatului de abilitare

Cadru didactic: Cașcaval Petru/ Data nașterii: 14.07.1962/Funcția actuală: Profesor universitar

Data numirii în funcția actuală: 26 februarie 2007

Nr. crt.	Domeniul activităților	Subcategoriile			Realizări conform listei de lucrări	Punctaj
1	Activitatea didactică și profesională (A1)	A1.1. Cărți de autor sau capitole [1] de specialitate la edituri cu ISBN	A1.1. Cărți/ monografii	A1.1.1 (internaționale) A1.1.2 (naționale)	Cn1 - Cn3	128.50
		A1.2. Material didactic / Lucrări didactice publicate în edituri cu ISBN	Manuale didactice	A1.2	M1	5.00
2	Activitatea de cercetare (A2)	A2.1. Articole în reviste cotate ISI și lucrări în volumele unor manifestări științifice indexate ISI		A2.1	ISI1 - ISI16	510.83
		A2.2 Articole în reviste și în volumele unor manifestări științifice indexate în alte baze de date internaționale recunoscute (BDI) [4]		A2.2.	BDI1 - BDI33	345.00
		A2.3 Proprietate intelectuală, brevete de invenție, certificate ORDA		A2.3.1 (internaționale - A2.3.2 (naționale OSIM)		
		A2.4. Granturi/ proiecte de cercetare câștigate prin competiție [6] sau Contracte cu agenți economici în valoare de minimum 10000 dolari USA echivalent încasați [6]	A2.4.1. Director/ responsabil partener	A2.4.1.1 (internaționale)		
			A2.4.2. Membru în echipă	A2.4.1.2 (naționale)	Pdn1 - Pdn3	30.00
				A2.4.2.1 (internaționale)	Pmi1 - Pmi5	20.00
A2.4.2.2 (naționale)	Pmn1 - Pmn4	12.00				
3	Recunoașterea și impactul activității (A3)	A3.1. Citări [7] în cărți, reviste și volume ale unor manifestări științifice		A3.1.1 Cărți, ISI [8] A3.1.2 BDI [4]	(conform tabel citări)	221.33 34.33
		A3.2. Membru în colectivele de redacție sau comitetele științifice al revistelor indexate ISI, chair, co-chair sau membru în comitetele de organizare ale manifestărilor științifice internaționale indexate ISI [9]	Punctaj unic pentru fiecare activitate	A3.2 (ISI)	PC member: ICSTCC 2013, CSCS19-2013, CSCS20-2015, CSCS21-2017, ICSTCC 2014 ICSTCC 2015, ICSTCC 2016, ICSTCC 2017, ICC 2017, ICSTCC 2018, CSCS'22-2019, ICSTCC- 2019, ICCI-2019, ICSTCC-2020, ICCI-2020, CSCS'23- 2021, ICSTCC-2021, ICC-2022, ACIDS-2022, CSCS24-2023, ICC-23	210.00
		A3.3. Membru în colectivele de redacție sau comitetele științifice al revistelor indexate BDI, chair, co-chair sau membru în comitetele de organizare ale manifestărilor științifice internaționale indexate BDI [4]	Punctaj unic pentru fiecare activitate	A3.3 (BDI)	I. Membru în colective de redacție ale revistelor: 1) Buletin UTI – Automatica și Calculatoare, ISSN: 1220-2169, Associated Editor, 1998 – 2008 2) Journal of Engineering Science, ISSN 2587-3474, Technical University of Moldova, Member of Editorial Board https://jes.utm.md/editorial-board/ II. PC member: ICSTCC-2010, ICSTCC-2011, ICSTCC-2012 BCI-2015, BCI-2017 (http://software.ucv.ro/BCI2015/pc.html) 3) ICMCS 2014, ICMCS 2017, ICMCS 2019 (http://www.icmcs.utm.md/)	60.00
		A3.4. Premii în domeniu conferite de Academia Română, ASTR, AOSR, sau premii internaționale de prestigiu.	Punctaj unic pentru fiecare premiu	A3.4.	Best paper award, Conferinta ISI INISTA2017, http://inista.org/inista17/	15.00

Total: 1592

Data: 27.10.2023

Cașcaval Petru

Anexa 1. Condiții minimale

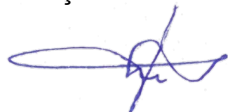
Nr. crt.	Domeniul de activitate	Profesor	Cadru didactic	Criteriu neîndeplinit
A1	Activitatea didactică / profesională (A1)	100	133.50	
A2	Activitatea de cercetare (A2)	600	917.83	
A3	Recunoașterea impactului activității (A3)	150	540.66	
Total (A)		850	1592	
Scor J			1.87	

Condiții minimale obligatorii pe subcategorii		Profesor	Cadru didactic	Criteriu neîndeplinit
A1.1.1 – A1.1.2	Cărți de specialitate	1	3	
A2.1	Articole în reviste cotate ISI și în volumele unor manifestări științifice indexate ISI	15	16	
	Articole în reviste cotate ISI Q1 sau Q2 [10]	3	4	
A2.4.1	Granturi/proiecte de cercetare câștigate prin competiție (Director/ responsabil partener)	2	2*	
A3.1.1	Număr de citări în cărți, reviste cotate ISI și volume ale unor manifestări științifice ISI (WOS) [11]	25	44	
	Factor de impact ISI cumulat pentru publicații [12]	10	20.64	

(*) Granturile Pdn1 și Pdn2 au fost considerate ca o singură realizare (deși temele de cercetare sunt diferite și, așa cum se verifică pe platforma UEFISCDI, ambele granturi au fost obținute prin competiție).

Data: 27.10.2023

Cașcaval Petru



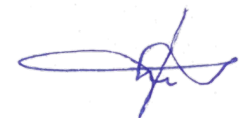
Anexa 2. Lista de lucrări

Categorie / subcategorie	Cod	Autori, Titlul lucrării, Editura, revista sau conferința, pagini, anul apariției	Nr. autori / Nr. ani	FI	Punctaj
A.1.1.1. Cărți de autor sau capitole [1] de specialitate în edituri cu ISBN din străinătate					
	Total A1.1.1				
A.1.1.2. Cărți de autor sau capitole [1] de specialitate în edituri cu ISBN din țară	Cn1	Cașcaval, P., Sisteme de timp real, Performantica, Iași, 2007, 215 pg., ISBN: 973-730-325-3, 978-973-730-325-7.	1		50.00
	Cn2	Cașcaval, P., Cașcaval, D., Modelarea și simularea sistemelor cu evenimente discrete, Performantica, Iași, 2006, 263 pg., ISBN: 973-730-306-7. Contributia autorilor: CP: 216 pg = 82%, CD: 37 pg = 18%.	2		41.00
	Cn3	Cașcaval, P., Cașcaval, D., Modelare și simulare, Editura "Gheorghe Asachi", Iași, 2002, 194 pg., ISBN: 973-8292-68-9. Contributia autorilor: CP: 75%, CD: 25%.	2		37.50
	Total A1.1.2				
A1.2.1. Material didactic / Lucrări didactice publicate în edituri cu ISBN	M1	Colectiv de autori, Coordonator Claudia Botez, Teste de informatică, 235 pg., Editura "Gheorghe Asachi", Iași, 2001, ISBN : 973-8050-93-6.	8		5.00
	Total A1.2				
A2.1. Articole în reviste cotate ISI și lucrări în volumele unor manifestări științifice indexate ISI	ISI1	Cașcaval, P., Leon, F., Optimization Methods for Redundancy Allocation in Hybrid Structure Large Binary Systems, Mathematics, Vol.10 (19), October 2022, https://doi.org/10.3390/math10193698 (Q1) (FI în anul publicării 2.592)	2	2.592	51.38
	ISI2	Leon, F., Cașcaval, P., Search algorithm for optimal synthesis of decoder for RAMs with error-correcting codes, 26rd International Conference on System Theory, Control and Computing (ICSTCC), Sinaia, Romania, October 19-21, 2022, DOI: 10.1109/ICSTCC55426.2022.9931899	2	0.25	16.25
	ISI3	Leon, F., Cașcaval, P., Bădica, C., Optimization Methods for Redundancy Allocation in Large Systems, Vietnam Journal of Computer Science, Vol. 7, No. 3, 2020, pp. 281-299, https://doi.org/10.1142/S2196888820500165 (Q4)	3	0.90	17.33
	ISI4	Cașcaval, P., Cașcaval, D., March test algorithm for unlinked static reduced three-cell coupling faults in random-access memories, Microelectronics Journal, Elsevier, Vol. 93, November 2019, https://doi.org/10.1016/j.mejo.2019.104619 (Q3)	2	2.200	45.50

Categorie / subcategorie	Cod	Autori, Titlul lucrării, Editura, revista sau conferința, pagini, anul apariției	Nr. autori / Nr. ani	FI	Punctaj
	ISI5	Leon, F., Cașcaval, P. , 01IP and QUBO: Optimization Methods for Redundancy Allocation in Complex Systems, 23rd International Conference on System Theory, Control and Computing (ICSTCC), Sinaia, Romania, October 9-11, 2019, DOI: 10.1109/ICSTCC.2019.8885826	2	0.25	16.25
	ISI6	Cașcaval, P. , Leon, F., Active Redundancy Allocation in Complex Systems by Using Different Optimization Methods, ICCCI 2019: The 11th edition of the International Conference on Computational Collective Intelligence, Hendaye, France, September 4-6, 2019, pp. 625-637. DOI: 10.1007/978-3-030-28377-3_52, In book: Computational Collective Intelligence, August 2019, Springer, pp. 625-637.	2	0.302	17.03
	ISI7	Floria, S.A., Leon, F., Cașcaval, P. , Logofătu D., An Evaluation of Various Regression Models for the Prediction of Two-Terminal Network Reliability, 28th International Conference on Artificial Neural Networks, Munich, Germany, September 17–19, 2019. DOI: 10.1007/978-3-030-30487-4_21, In book: Artificial Neural Networks and Machine Learning – ICANN 2019: Theoretical Neural Computation, Springer, pp.267-280.	3	0.302	11.35
	ISI8	Cașcaval, P. , Approximate Method to Evaluate Reliability of Complex Networks, Complexity, Wiley-Hindawi, Volume 2018, Article ID 5967604, 11 pages, DOI:10.1155/2018/5967604 (Q2) (FI în anul publicării 2.591)	1	2.591	102.73
A2.1. Articole în reviste cotate ISI și lucrări în volumele unor manifestări științifice indexate ISI	ISI9	Cașcaval, P., Floria, S.A., Two Approximate Approaches for Reliability Evaluation in Large Networks. Comparative Study, The 22nd Int. Conference on System Theory, Control and Computing (ICSTCC), Sinaia, 14-16 October, 2018, DOI: 10.1109/ICSTCC.2018.8540730.	2	0.25	16.25
	ISI10	Cașcaval, P. , Floria, S.A., SDP Algorithm for network reliability evaluation, IEEE Conf., INISTA, Gdynia, Poland, 3-5 July 2017, DOI: 10.1109/INISTA.2017.8001143 (Best Paper Award).	2	0.25	16.25
	ISI11	Floria, S.A., Leon, F., Cașcaval, P. , Analyzing the Effects of Virality and Topology for Information Diffusion in Social Networks, The 21st Int. Conference on System Theory, Control and Computing, ICSTCC 2017, Sinaia, pp. 866-871, DOI: 10.1109/ICSTCC.2017.8107146.	3	0.25	10.83
	ISI12	Huzum, C., Cașcaval, P. , A Multibackground March Test for Static Neighborhood Pattern-Sensitive Faults in Random-Access Memories, Electronics and Electrical Engineering (Elektronika ir Elektrotechnika) – Section System Engineering and Computer Technology, Issue: 3, April 2012, Pages: 81-86, ISSN 1392-1215, DOI:10.5755/j01.eee.119.3.1369	2	1.30	32.00

Categorie / subcategorie	Cod	Autori, Titlul lucrării, Editura, revista sau conferința, pagini, anul apariției	Nr. autori / Nr. ani	FI	Punctaj
	ISI13	Cașcaval, P. , Cașcaval, D., March SR3C: A Test for a reduced model of all static simple three-cell coupling faults in random-access memories, Microelectronics Journal, Elsevier Science, vol. 41, Issue 4, April 2010, pp. 212-218, doi:10.1016/j.mejo.2010.02.004, ISSN: 0026-2692, www.elsevier.com/locate/mejo (Q3)	2	2.20	45.50
	ISI14	Cașcaval, P. , Silion, R., Cașcaval, D., A Logic Design for MarchS3C Memory Test BIST Implementation, Romanian Journal of Information Science and Technology, Vol. 12, No.4, 2009, 440-454, ISSN: 1545-0287 (Q2)	3	3.50	43.33
	ISI15	Cașcaval, P. , Bennett, S., Hutanu, C., Efficient March Tests for a Reduced 3-Coupling and 4-Coupling Faults in Random-Access Memories, Journal of Electronic Testing: Theory and Applications, Springer, 20 (3), 2004, 227–243.	3	0.90	17.33
	ISI16	Cașcaval, P. , Bennett, S., Efficient March Test for 3-Coupling Faults in Random Access Memories, Microprocessors and Microsystems, Elsevier, 24 (10), 2001, 501–509 (Q2)	2	2.60	51.50
	Total A2.1				20.64
A2.2 Articole în reviste și în volumele unor manifestări științifice indexate în alte baze de date internaționale recunoscute (BDI) [4] [4] Baze de date recunoscute: ISI, Scopus, IEEE (Institute of Electrical and Electronics Engineers) Xplore, Science Direct, Elsevier, Springlink, ACM (Association for Computing Machinery), DBLP, EURASIP, Wiley, Inspec	BDI1	Cașcaval, D., Cașcaval, P. , A Comparative Study on the Methods of Automatic Fabric Inspection, Bul. Inst. Polit. Iasi, Automatică și Calculatoare, Vol. 62 (66), Fasc. 1-2, 9-18, 2016 (Zbl)	2		10.00
	BDI2	Cașcaval, D., Cașcaval, P. , Software Application for Regression Analysis and Process Optimization, Bul. Inst. Polit. Iasi, Automatică și Calculatoare, Tom LX (LXIV), Fasc. 3, 59-68, 2014 (Zbl)	2		10.00
	BDI3	Huzum, C., Cașcaval, P. , Dynamic Neighborhood Pattern-Sensitive Faults in Random-Access Memories. A Fault Coverage Evaluation, Bul. Inst. Polit. Iasi, Tom LVII (LXI), Fasc. 4, Automatică și Calculatoare, 21-31, 2011 (Zbl)	2		10.00
	BDI4	Huzum, C., Cașcaval, P. , A Multibackground March Test for All Static Simple Neighborhood Pattern-Sensitive Faults in RAMs, 15th Int. Conf. on System Theory, Control and Computing, Sinaia, 14-16 Oct, 2011 (Scopus, IEEE).	2		10.00
	BDI5	Huzum, C., Cașcaval, P. , A Fault Coverage Evaluation of Linked Neighborhood Pattern-Sensitive Faults in Random-Access Memories, Annals of the University of Craiova, Series Automation, Computers, Electronics and Mechatronics, vol. 7 (34), No. 1, 2010, 21-26, ISSN: 1841-0626, https://ace.ucv.ro/anale/content2010vol7nr1.html (Inspec).	2		10.00
	BDI6	Huzum, C., Cașcaval, P. , A Fault Primitive Based Model for all Static Neighborhood Pattern-Sensitive Faults in Random Access Memories, Bul. Inst. Polit. Iasi, Tom LV (LIX), Fasc. 3, Automatică și Calculatoare, 63-74, 2009 (Zbl)	2		10.00

Categorie / subcategorie	Cod	Autori, Titlul lucrării, Editura, revista sau conferința, pagini, anul apariției	Nr. autori / Nr. ani	FI	Punctaj
	BDI7	Cașcaval, P. , Silion, R., Cașcaval, D., Huzum, C., A Fault Primitive Based Model of All Static Four-Cell Coupling Faults in Random-Access Memories, Bul. Inst. Polit. Iasi, Tom LIV (LVIII), Fasc.1, Automatică și Calculatoare, 51-60, 2008 (Zbl)	4		5.00
	BDI8	Cașcaval, P. , Silion, R., March Test for 3-Coupling Faults in Random-Access Memories. A Built-in Self-Testing Logic Design, WSEAS Transaction on Computers, 6 (2), 215-222, 2007 (SCOPUS).	2		10.00
	BDI9	Cașcaval, P. , Cașcaval, D., March Test for a Reduced Model of All Ram Static 3-Cell Coupling Faults, Bul. Inst. Polit. Iasi, Tom LIII (LVII), Fasc.1-4, Automatică și Calculatoare, 87-96, 2007 (Zbl)	2		10.00
	BDI10	Cașcaval, P. , March Test for Static 3-Coupling Faults in Random-Access Memories, The 5th WSEAS Int. Conf. on Data Networks, Communications and Computers (DNCOCO-06), Bucharest, October 16-18, 2006, CD-ISBN 960-8457-54-B, ISSN 1790-5117 (ACM)	1		20.00
	BDI11	Cașcaval, P. , Silion, R., Stan, A., Marchs2C: A Test For All Static 2-Cell Ram Coupling Faults, Bul. Inst. Polit. Iasi, Tom LII (LVI), Fasc.1-4, Automatică și Calculatoare, 79-86, 2006 (Zbl)	3		6.67
	BDI12	Cașcaval, P. , Cașcaval, D., Analytical and Simulation Approach for Efficiency Evaluation of the Weaving Machines with Automatic Filling Repair, WSEAS Transactions on Systems, Vol. 5 (12), 2825-2832, 2006, ISSN 1109-2777 (Scopus)	2		10.00
	BDI13	Cașcaval, D., Cașcaval, P. , A Simplified Analytical Approach for Efficiency Evaluation of the Weaving Machines with Automatic Filling Repair, 6th WSEAS Int. Conf. on Simulation, Modelling and Optimization (SMO'06), Lisbon, Sept. 22-24, 2006, CD-ISBN: 960-8457-53-X, ISSN 1790-5117 (ACM)	2		10.00
	BDI14	Cașcaval, D., Cașcaval, P. , A Simplified Analytical Approach for Efficiency Evaluation of the Weaving Machines with Filling Break Tolerance, Proc.of the 5th WSEAS Int. Conf. on Systems Theory and Scientific Computation, Malta, Sept. 15-17, 2005, CD- ISBN 960-8457-35-1 (ACM)	2		10.00
	BDI15	Cașcaval, D., Cașcaval, P. , Analytical and Simulation Approach for Efficiency Evaluation of the Weaving Machines with Filling Break Tolerance, WSEAS Transactions on Information Science and Applications, Vol. 2 (12), 2005, pp. 2243-2251 (Scopus)	2		10.00
	BDI16	Cașcaval, P. , Cașcaval, D., Fault Tolerant Memory System with Active Redundancy for Critical Applications, International Scientific Journal of Computing, Vol. 4 (1), 2005, 80-86. https://doi.org/10.47839/ijc.4.1.328 (Scopus, Index Copernicus)	2		10.00
	BDI17	Cașcaval, P. , Botez, B.A., Recursive Algorithm for 2-Terminal Network Reliability Evaluation, Bul. Inst. Polit. Iasi, LI (LV), Fasc.1-4, Automatică și Calculatoare, pp. 137-146, 2005 (Zbl)	2		10.00



Categorie / subcategorie	Cod	Autori, Titlul lucrării, Editura, revista sau conferința, pagini, anul apariției	Nr. autori / Nr. ani	FI	Punctaj
	BD18	Cașcaval, D., Cașcaval, P. , Markov Chains Based Modelling of Weaving Machines with Filling Break Tolerance and Automatic Filling Repair, Bul. Institut. Polit. Iași, LI (LV), Fasc.1-4, Automatică și Calculatoare, 147-156, 2005 (Zbl)	2		10.00
	BDI19	Cașcaval, P. , Romanescu, B.F., Complementary Approaches for the Network Reliability Evaluation: Network Decomposition and Monte Carlo Simulation, Bul. Inst. Polit. Iași, Tomul L (LIV), Fasc. 1-4, Automatică și Calculatoare, 123-131, 2004. (Zbl)	2		10.00
	BDI20	Cașcaval, P. , Macovei, A.R., Reliability Evaluation by Network Decomposition, Bul. Inst. Polit. Iasi, XLIX (LIII), Fasc. 1-4, Automatica și Calculatoare, 56-65, 2003 (Zbl)	2		10.00
	BDI21	Cașcaval, P. , Onea, A., March Test Algorithm for 3-Coupling Faults in Random Access Memories, Proceedings of the 2nd WSEAS Int. Conf. on Information Science and Applications, Cancun, Mexico, May 12-16, 2002, pp. 2841–2846, CD-ISBN 960-805-59-9, in book: Advances in Systems Theory, Mathematical Methods and Applications, WSEAS Press, Athens, 2002, 188–194, ISBN: 960-8052-61-0 (Scopus)	2		10.00
	BDI22	Cașcaval, P. , Craus, M., Cașcaval, D., A Simplified Approach of Machines Interference Problem, Proceeding of the 6th WSEAS International Conferences on Systems, Rethymnon, Crete, July 7-14, 2002, pp. 4031-4036, CD-ISBN 960-8052-63-7, in book: Recent Advances in Circuits, Systems and Signal Processing, WSEAS Press, Athens, 2002, pp. 163–168, ISBN: 960-8052-64-5 (Scopus)	3		6.67
	BDI23	Cașcaval, P. , Efficient March Test for Reduced Model of 3-Coupling Faults in Random-Access Memories, Bul. Inst. Polit. din Iasi, Tomul XLVII (LI), Fasc.1-4, Automatica si Calculatoare, 2002, 99-110 (Zbl)	1		20.00
	BDI24	Cașcaval, P. , High Reliable and Safe RAM Memory System for Critical Applications, Bul. Inst. Polit. din Iasi, Tom XLVII (LI), Fasc.1-4, Automatica și Calculatoare, 2001, 179-185 (Zbl)	1		20.00
	BDI25	Cașcaval, P. , Huțanu, C., On Finding an Optimal Test to Cover Faults in Combinational Logic Circuits, Bul. Inst. Polit. din Iasi, Tomul XLVII (LI), Fasc.1-4, Automatica și Calculatoare, 2001, 129-135 (Zbl)	2		10.00
	BDI26	Cașcaval, P. , Huțanu, C., Fault Oriented Test Pattern Generation for Sequential Logic Circuits, Bul. Inst. Polit. din Iasi, Tomul XLVII (LI), Fasc.1-4, Automatica si Calculatoare, 121-127, 2001 (Zbl)	2		10.00
	BDI27	Cașcaval, P. , Cașcaval, D., Craus, M., Reduced Markov Model for Systems Interference Problem, Bul. Inst. Polit. din Iasi, Tomul XLVII (LI), Fasc.1-4, Automatica si Calculatoare, 169-177, 2001 (Zbl)	3		6.67
	BDI28	Cașcaval, P. , Interacting Coupling Faults in Random Access Memories, Bul. Institut. Polit. din Iași, Tom XLVI (L), Fasc.1-4, Automatica și Calculatoare, 121-130, 2000 (Zbl)	1		20.00



Categorie / subcategorie	Cod	Autori, Titlul lucrării, Editura, revista sau conferința, pagini, anul apariției	Nr. autori / Nr. ani	FI	Punctaj
	BDI29	Cașcaval, P., Onofrei, V., Built-in Self-Testing for Coupling Faults in Random Access Memories, Bul. Instit. Polit. din Iași, Tom XLVI (L), Fasc.1-4, Automatica și Calculatoare, 93-101, 2000 (Zb)	2		10.00
	BDI30	Cașcaval, P., Huțanu, C., Onofrei, V., Efficient March Test for Random Access Memories, Bul. Inst. Polit. Iași, Tomul XLV (IL), Fasc.1-4, Automatică și Calculatoare, 79-88, 1999 (Zbl)	3		6.67
	BDI31	Cașcaval, P., Huțanu, C., Sillion, R., Memory Fault Coverage Evaluation for March Tests, Bul. Inst. Polit. Iași, Tomul XLV (IL), Fasc.1-4, Automatică și Calculatoare, 89-96, 1999 (Zbl)	3		6.67
	BDI32	Onofrei, V., Valachi, A., Cașcaval, P., Synthesis Method for Sequential Machines using Multiplexers, Bul. Inst. Polit. Iași, Tomul XLV (IL), Fasc.1-4, Automatică și Calculatoare, 97-102, 1999 (Zbl)	3		6.67
	BDI33	Cașcaval, D., Cașcaval, P., Program for Simulation of the Weaving Machines with Filling Break Tolerance, Bul. Inst. Polit. Iași, Tomul XLV (IL), Fasc.1-4, Automatică și Calculatoare, 103-110, 1999 (Zbl)	2		10.00
	Total A2.2				
A2.3.2 Proprietate intelectuală, brevete de invenție, certificate ORDA - naționale - OSIM	Bn1				0.00
	Total A2.2.1.				
A2.4.1.1. Granturi/ proiecte de cercetare câștigate prin competiție [6] sau Contracte cu agenți economici în valoare de minimum 10000 dolari USA echivalent încasați [6] - director/ responsabil partener - internațional	Pdi1				0.00
	Pdi2				0.00
	Total A2.4.1.1				

Categorie / subcategorie	Cod	Autori, Titlul lucrării, Editura, revista sau conferința, pagini, anul apariției	Nr. autori / Nr. ani	FI	Punctaj
A2.4.1.2. Granturi/ proiecte de cercetare câștigate prin competiție [6] sau Contracte cu agenți economici în valoare de minimum 10000 dolari USA echivalent încasați [6] - director/ responsabil partener - național	Pdn1	Grant CNCISIS de tip A finanțat de MEC, Titlu: Teste de memorie RAM pentru defecte statice de tip cuplaj și defecte dinamice, Cod CNCISIS 231, Tema 2: Evaluarea performanțelor celor mai cunoscute teste de memorie privind capacitatea de detectare a defectelor statice de tip cuplaj și a defectelor dinamice, Contract nr. GR 217/2006, Executant: Universitatea Tehnică „Gheorghe Asachi” din Iași, Valoare 20000 RON, Director: Petru Cașcaval (Competiții derulate în anul 2006: http://old.uefiscdi.ro/articole/1799/Competitii-derulate-in-anul-2006.html >> Proiecte noi finanțate lista rezerva).	1		10.00
	Pdn2	Grant CNCISIS de tip A finanțat de MEC, Titlu: Teste de memorie RAM pentru defecte statice de tip cuplaj și defecte dinamice, Cod CNCISIS 231, Tema 11: Elaborarea de noi teste de memorie de tip march cu o capacitate mai mare de detectare a defectelor statice de tip cuplaj și a defectelor dinamice, Contract nr. GR 80/2007, Executant: Universitatea Tehnică „Gheorghe Asachi” din Iași, Valoare 22000 RON; Director: Petru Cașcaval (Competiție pentru granturi în continuare în anul 2007: http://old.uefiscdi.ro/articole/1801/Competitii-derulate-in-anul-2007.html >> Procesul de evaluare >> Proiecte acceptate la finanțare tip A, AT, TD, A-Consortiu >> Proiecte finanțate tip A, AT, TD >> Granturi de tip A >> Comisia 2).	1		10.00
	Pdn3	Contract de cercetare cu agent economic, Tema contractului: Structuri redundante pentru creșterea fiabilității sistemelor fotovoltaice și a siguranței lor în funcționare, Contract nr. 39435/2023, Perioada 2023-2024, Executant: Universitatea Tehnică „Gheorghe Asachi” din Iași, Valoare: 60000 RON (încasați 47500 RON), Director: Petru Cașcaval , Beneficiar: Societatea Comercială Q SRL, Iași, Stradela Sf. Andrei nr. 13, Nr. registru com: J22-2049-1991, C.I.F.: 193211.	1		10.00
A2.4.2.1. Granturi/ proiecte de cercetare câștigate prin competiție [6] sau Contracte cu agenți economici în valoare de minimum 10000 dolari USA echivalent încasați [6] - membru - internațional	Pmi1	Major grant, CNCISIS, type D, Parallel Hard and Distributed Computing Systems. Technology and Applications, code 10, Contract no. GR 44059/1998, Beneficiary: “Gheorghe Asachi” Technical University of Iași, Director: Mitica Craus, Budget 2002: 10 000 USD, Member Petru Cașcaval .	1		4.00
	Pmi2	Major grant, CNCISIS, type D, Parallel Hard and Distributed Computing Systems. Technology and Applications, code 10, Contract no. GR 44059/1998, Beneficiary: “Gheorghe Asachi” Technical University of Iași, Director: Dan Grigoraș, Budget 2001: 14 000 USD, Member: Petru Cașcaval .	1		4.00
	Pmi3	Major grant, CNCISIS, type D, Parallel Hard and Distributed Computing Systems. Technology and Applications, code 10, Contract no. GR 44059/1998, Beneficiary: “Gheorghe Asachi” Technical University of Iași, Director: Dan Grigoraș, Budget 2000: 46 000 USD, Member: Petru Cașcaval .	1		4.00
	Pmi4	Proiect de cercetare PRORETA 5 - AI in Motion, Contract nr. 12371/2021, Beneficiar: Continental Automotive Romania, Director Florin Leon, Valoare: 69121.90 RON, Membru: Petru Cașcaval .	1		4.00
	Pmi5	Proiect de cercetare PRORETA 5 - AI in Motion, Contract nr. 1721/2020, Beneficiar: Continental Automotive Romania, Director: Florin Leon, Valoare: 98798.38 RON, Membru: Petru Cașcaval .	1		4.00
	Total A2.4.2.1				

Categorie / subcategorie	Cod	Autori, Titlul lucrării, Editura, revista sau conferința, pagini, anul apariției	Nr. autori / Nr. ani	FI	Punctaj
A2.4.2.2. Granturi/ proiecte de cercetare câștigate prin competiție [6] sau Contracte cu agenți economici în valoare de minimum 10000 dolari USA echivalent încasați [6] - membru - național	Pmn1	Proiect CEEX GRAI / Program INFOSOC Contract nr. 74 CEEX - II03/2006. Finanțare: Buget de Stat -Autoritatea Națională pentru Cercetare Științifică, Programul „Cercetare de excelență”. Tema proiectului: GRID academic pentru aplicații complexe. Director: Mitică Craus, Perioada: 2007-2009, Membru Petru Cașcaval .	3		6.00
	Pmn2	Grant CNCISIS de tip A, Titlu: Modele analitice și de simulare numerică pentru studiul proceselor de țesere ca procese stohastice cu evenimente discrete, cod 421, Contract nr. A1/GR 164/2006, Tema 16: Modele de simulare cu evenimente discrete pentru evaluarea performanțelor proceselor de țesere, Beneficiar: Universitatea Tehnică „Gheorghe Asachi” din Iași, Director: Doina Cașcaval, Valoare: 20 000 lei, Membru: Petru Cașcaval	1		2.00
	Pmn3	Grant CNCISIS de tip A, Titlu: Modele analitice și de simulare numerică pentru studiul proceselor de țesere ca procese stohastice cu evenimente discrete, cod 421, Contract nr. 27637/2005, Tema 11: Modele analitice pentru problema de interferență a mașinilor de țesut, Beneficiar: Universitatea Tehnică „Gheorghe Asachi” din Iași, Director: Doina Cașcaval, Valoare 2005: 20 000 lei, Membru: Petru Cașcaval	1		2.00
	Pmn4	Proiect CEEX TERAPERS / Program INFOSOC, Contract nr. 56 – CEEX II-03/2006 Subcontract de finanțare nr. 14720/2006 Finanțare: Buget de Stat - Autoritatea Națională pentru Cercetare Științifică Tema: Sistem pentru terapia personalizată a tulburărilor de expresie lingvistică, Director UTI: Alexandru Valachi, Membru: Petru Cașcaval .	1		2.00
	Total A2.4.2.2				

Data: 27.10.2023

Cașcaval Petru

Anexa 3. Tabel citări

Nr. crt.	Cod articol citat	Numar autori articol citat	Citări	Tip (Carte [8], ISI [8] sau BDI [4])	Punctaj
1	ISI8	1	Xiu-Zhen Xu, Yi-Feng Niu and Qing Li, Efficient Enumeration of -Minimal Paths in Reliability Evaluation of Multistate Networks, Complexity, Volume 2019, Article ID 4561845, https://doi.org/10.1155/2019/4561845 (Q2).	ISI	16.00
2	ISI3	3	S Devi, H Garg, D Garg, A review of redundancy allocation problem for two decades: bibliometrics and future directions, Artificial Intelligence Review, Dec. 2022, Springer, DOI10.1007/s10462-022-10363-6 (Q1)	ISI	5.33
3	ISI4	2	Alnatheer, S., Ahmed, MA, Optimal Method for Test and Repair Memories Using Redundancy Mechanism for SoC, Micromachines, Vol. 12 (7), Iulie 2021, DOI10.3390/mi12070811 (Q2).	ISI	8.00
		2	Ahmed, MA and Abuagoub, AM, MBIST Controller Based on March-ee Algorithm, JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, Vol. 30 (09), Jul 2021, DOI10.1142/S0218126621501607.	ISI	4.00
		2	Guo, YL, Pattern Recognition and Neural Network-Driven Roller Track Analysis via 5G Network, MOBILE INFORMATION SYSTEMS, Dec. 2020, DOI10.1155/2020/6675140.	ISI	4.00
4	ISI5	2	Tamura, K; Shirai, T; (...); Togawa, N, Performance Comparison of Typical Binary-Integer Encodings in an Ising Machine, IEEE ACCESS, Vol. 9, pp.81032-81039, 2021, DOI10.1109/ACCESS.2021.3081685 (Q2).	ISI	8.00
		2	Lavinia Maria Mendes Araújo, et all., Review of Quantum-(Inspired) Optimization Methods for System Reliability Problems, Probabilistic Safety Assessment and Management, PSAM 16, June 26-July 1, 2022, Honolulu, Hawaii.	BDI	2.00
5	ISI6	2	Modibbo, UM; Arshad, M; (...); Ali, I, Optimization and estimation in system reliability allocation problem, RELIABILITY ENGINEERING & SYSTEM SAFETY, vol. 212, August 2021, DOI10.1016/j.res.2021.107620 (Q1)	ISI	8.00
		2	Krasnobayev, V; Kuznetsov, A and Kiian, A., Designing of fault-tolerant computer system structures using residue number systems, OPEN COMPUTER SCIENCE, Vol. 12, Issue1, Page66-74, Mar 2022, DOI10.1515/comp-2020-0171.	ISI	4.00
		2	Krasnobaev, V; Kuznetsov, A; (...); Kuznetsova, K., Fault Tolerance Computer System Structures Functioning in Residue Classes, 11th IEEE International Conference on Intelligent Data Acquisition and Advanced Computing Systems - Technology and Applications, (IDAACS'2021), VOL 1 , Sep 22-25, 2021, pp.471-4742021, DOI10.1109/IDAACS53288.2021.9660919.	ISI	4.00
6	ISI7	4	Floria, A.S., A STRUCTURAL FAULT COLLAPSING ALGORITHM AND THE APPLICATION OF MACHINE LEARNING TO APPROXIMATE THE NUMBER OF COLLAPSED FAULTS, BULETINUL INSTITUTULUI POLITEHNIC DIN IAȘI, Volumul 66 (70), Numărul 4, Dec. 2020, 2020, pp. 21-38.	BDI	1.00
7	ISI11	3	Alshudukhi, J.S., Influential Incremental Learning-Based Privacy Preservation for Social Network Information, Security and communication networks, Volume: 2022, DOI10.1155/2022/8150325	ISI	2.67
		3	Kwan, TH; Wong, NS; (...); Lee, SS, Incorporation of information diffusion model for enhancing analyses in HIV molecular surveillance, EMERGING MICROBES & INFECTIONS, Vol. 9 (1), 256-262, Jan 2020, DOI10.1080/22221751.2020.1718554 (Q1)	ISI	5.33
8	ISI10	2	Gholamrezaei, R., Mirjalili, G., Emadi, S., Learning-based multi-constraint resilient controller placement and assignment in software-defined networks using covering graph, Vol. 3(4), April 2023, Transactions on Emerging Telecommunications Technologies, https://doi.org/10.1002/ett.4742 (Q2)	ISI	8.00
		2	Dadashi, M and Rajabzadeh, A., DAIP: a delay-efficient and availability-aware IoT application placement in fog environments, COMPUTING, Jan 2023, DOI10.1007/s00607-022-01142-w, SPRINGER WIEN (Q2).	ISI	8.00

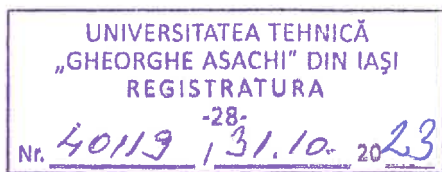
Nr. crt.	Cod articol citat	Numar autori articol citat	Citări	Tip (Carte [8], ISI [8] sau BDI [4])	Punctaj
		2	Zhang, ZX; Xu, YW; (...); Yang, L, A Graph Convolution Neural Network-Based Framework for Communication Network K-Terminal Reliability Estimation, SECURITY AND COMMUNICATION NETWORKS, Oct 2022, DOI10.1155/2022/4316623	ISI	4.00
		2	Gholamrezaei, R; Mirjalily, G and Emadi, S, Reliable controller placement in software-defined networks using reliability covering graph and irregular cellular learning automata, INTERNATIONAL JOURNAL OF COMMUNICATION SYSTEMS, Mar 2022, 35 (4), Wiley, DOI10.1002/dac.5056 (Q3)	ISI	4.00
		2	Sharma, V and Mishra, R., Reliability analysis of complex networks based on irredundant subset cut group, JOURNAL OF RISK AND RELIABILITY, Jul 2022, DOI10.1177/1748006X221107764 (Q2)	ISI	8.00
		2	M Hayashi, A New Approach for Efficient Computation of Marginal Reliability Importance, International Workshop on Design of Reliable Communication Networks (DRCN), 28-31 March 2022, DOI: 10.1109/DRCN53993.2022	BDI	2.00
		2	YH Chiu, YK Lin, TP Nguyen, Network Reliability of a Stochastic Online-Food Delivery System with Space and Time Constraints, International Journal of Performability Engineering, May 2021, Vol. 17 Issue 5, 433-443.	BDI	2.00
		2	da Silva, DBL, Sullivan, KM, An Optimization-Based Monte Carlo Method for Estimating the Two-Terminal Survival Signature of Networks with Two Component Classes, 2023, industrial-engineering.uark.edu.	BDI	2.00
		2	da Silva, DBL, Efficiently Estimating Survival Signature and Two-Terminal Reliability of Heterogeneous Networks through Multi-Objective Optimization, Doctoral Thesis, https://scholarworks.uark.edu/etd/4191/ , 2021.	BDI	2.00
		2	Tang, Lun; Zhao, Guofan; Wang, Chenmeng; et al., Queue-aware reliable embedding algorithm for 5G network slicing, Computer Networks, Volume: 146, Pages: 138-150, Published: Dec. 2018 (Q1)	ISI	8.00
		2	Tang Lun; Zhao Guofan; Yang Heng; et al., Online Mapping Algorithm Based on Reliability for 5G Network Slicing, Journal of Electronics & Information Technology, Volume: 40, Issue: 8, Pages: 1956-1962, Aug 2018.	ISI	4.00
		2	Yokhin, MN, Stepanov, MM, Application of the successive concessions method for optimizing the topology of information control systems with multiple-bus architecture, Young Researchers in Electrical and Electronic Engineering (EIConRus) 2018 IEEE Conference of Russian.	ISI	4.00
9	ISI12	2	Mrozek, I; Shevchenko, NA and Yarmolik, VN, Universal Address Sequence Generator for Memory Built-in Self-test, FUNDAMENTA INFORMATICAE, Volume 188, Issue1 Page 41-61, Dec 2022, DOI10.3233/FI-222141 (Q3)	ISI	4.00
		2	Mukhanov, L., Tovletoglou, K. (...), S. Das, Improving the Energy Efficiency by Exceeding the Conservative Operating Limits, Home Hardware Accelerators in Data Centers - Chapter, p. 241-271, Aug 2018, Springer, DOI: 10.1007/978-3-319-92792-3_13, Print ISBN: 978-3-319-92791-6, Electronic ISBN: 978-3-319-92792-3	Carte	4.00
		2	Tovletoglou, K., Modeling and Design of Energy-Efficient Dependable Memory Sub-systems, Doctoral Thesis, Queen's University Belfast, 2021.	BDI	2.00
		2	Mrozek, I., Yarmolik, V., Two-Run RAM March testing with address decimation, Journal of Circuits, Systems and Computers, 26 (2), 2017, 1750031.	ISI	4.00
		2	Mrozek, I., Multi-run memory tests for pattern sensitive faults, Springer, 2019, ISBN 978-3-319-91203-5, ISBN (eBook): 978-3-319-91204-2, DOI: https://doi.org/10.1007/978-3-319-91204-2	Carte	4.00
		2	Mrozek, I., Multi-Cell Faults. In: Multi-run Memory Tests for Pattern Sensitive Faults. Springer, 2019, ISBN 978-3-319-91203-5, ISBN (eBook): 978-3-319-91204-2, DOI: https://doi.org/10.1007/978-3-319-91204-2	Carte	4.00

Nr. crt.	Cod articol citat	Numar autori articol citat	Citări	Tip (Carte [8], ISI [8] sau BDI [4])	Punctaj
		2	Tovletoglou, K., Nikolopoulos, D.S., Karakonstantis, G., Relaxing DRAM refresh rate through access pattern scheduling: A case study on stencil-based algorithms, 2017 IEEE 23rd International Symposium on On-Line Testing and Robust System Design, IOLTS 2017.	BDI	2.00
		2	Mrozek, I., Yarmolik, S.V., Analyses of two run march tests with address decimation for BIST procedure, Book Group Author(s): IEEE Design & Test Symposium, 2013 East-West, 27-30 Sept. 2013, Location: Rostov-on-Don Publisher: IEEE, Print ISBN: 978-1-4799-2095-2	ISI	4.00
		2	Mrozek, I., Yarmolik, V., Pseudo-Exhaustive Random Access Memory Testing Based on March Tests with Random Background Variation, Proceedings of 2018 IEEE East-West Design and Test Symposium (EWDTS 2018), SEP 14-17, Kazan, Russia, ISSN2373-826X.	ISI	4.00
		2	Mrozek, I., Yarmolik, S. V., Inkrementacyjne sekwencje adresowe o niskim narzucie sprzętowym w dwuprzebiegowych testach krokowych, J. Elektronika : konstrukcje, technologie, zastosowania, Vol. 53, nr. 10, 2012, pp. 133-135	BDI	2.00
10	ISI13	2	Kumar, G. Rajesh; Babulu, K., Low Power March Memory Test Algorithm for Static Random Access Memories, INTERNATIONAL JOURNAL OF ENGINEERING, Volume: 31, Issue: 2, p. 292-298, Feb 2018, ISSN: 1025-2495, DOI10.5829/ije.2018.31.02b.13 (Q2)	ISI	8.00
		2	Chen Ze-Wang; Su Jian-Hua; Wang You-Ren, AN EFFECTIVE TEST ALGORITHM AND DIAGNOSTIC IMPLEMENTATION FOR EMBEDDED STATIC RANDOM ACCESS MEMORIES, JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, Volume: 20, Issue: 7, Pages: 1389-1402, Published: NOV 2011, DOI10.1142/S0218126611007931.	ISI	4.00
11	ISI14	3	Mrozek, I; Shevchenko, NA and Yarmolik, VN, Universal Address Sequence Generator for Memory Built-in Self-test, FUNDAMENTA INFORMATICAE, Volume 188, Issue1 Page 41-61, Dec 2022, DOI10.3233/FI-222141 (Q3)	ISI	2.67
12	ISI15	3	Mrozek, I; Shevchenko, NA and Yarmolik, VN, Universal Address Sequence Generator for Memory Built-in Self-test, FUNDAMENTA INFORMATICAE, Volume 188, Issue1 Page 41-61, Dec 2022, DOI10.3233/FI-222141 (Q3)	ISI	2.67
		3	Mrozek, I., Yarmolik, V., Two-Run RAM March testing with address decimation, Journal of Circuits, Systems and Computers, 26(2), 2017, 1750031.	ISI	2.67
		3	Rusli, J. R.; Sidek, R. M.; Zuha, W. H. Wan, Development of Automated Neighborhood Pattern Sensitive Fault Syndrome Generator for SRAM, 10th IEEE International Conference on Semiconductor Electronics (ICSE), Kuala Lumpur, MALAYSIA, SEP 19-21, 2012	ISI	2.67
		3	Mrozek, I., Multi-Cell Faults. In: Multi-run Memory Tests for Pattern Sensitive Faults. Springer, 2019, ISBN 978-3-319-91203-5, ISBN (eBook): 978-3-319-91204-2, https://doi.org/10.1007/978-3-319-91204-2	Carte	2.67
		3	Mrozek, I., Multi-run memory tests for pattern sensitive faults, Springer, 2019, ISBN 978-3-319-91203-5, ISBN (eBook): 978-3-319-91204-2, https://doi.org/10.1007/978-3-319-91204-2	Carte	2.67
		3	KKHNO P.M., ANALYSIS OF THE EFFICIENCY OF MARCH RAMS TESTS, International Scientific and Practical Conference: Science, Education, Society: Trends and Prospects, Moscow, November 28, 2014.	BDI	1.33
13	ISI16	2	V. N. Yarmolik, V. A. Levantsevich, D. V. Demenkovets, I. Mrozek, Construction and application of march tests for pattern sensitive memory faults detection, Informatics, Vol. 18 (1), 2021, ISSN 1816-0301, https://doi.org/10.37661/1816-0301-2021-18-1-25-42	BDI	2.00
		2	Mukhanov, I; Nikolopoulos, DS and Karakonstantis, G., DStress: Automatic Synthesis of DRAM Reliability Stress Viruses using Genetic Algorithms, 53RD ANNUAL IEEE/ACM INTERNATIONAL SYMPOSIUM ON MICROARCHITECTURE (MICRO 2020), OCT 17-21, 202, pp.298-312, DOI10.1109/MICRO50266.2020.00035.	ISI	4.00
		2	В. Н. Ярмолик, В. А. Леванцевич, Д. В. Деменковец Analysis and Synthesis March Memory Tests // Цифровая трансформация. – 2021. – № 2(15). – С. 45 – 55, https://libeldoc.bsuir.by/handle/123456789/45949 .	BDI	2.00

Nr. crt.	Cod articol citat	Numar autori articol citat	Citări	Tip (Carte [8], ISI [8] sau BDI [4])	Punctaj
		2	Ярмолик, В. Н. Контроль и диагностика вычислительных систем : [монография] / В. Н. Ярмолик. – Минск : Бестпринт, 2019. – 387 с. : ил. 75, ISBN:978-985-90509-5-4, https://libeldoc.bsuir.by/handle/123456789/36869	BDI	2.00
		2	White, Allan L., DESIGNING FAULT-INJECTION EXPERIMENTS FOR THE RELIABILITY OF EMBEDDED SYSTEMS, Conference: IEEE/AIAA 31st Digital Avionics Systems Conference (DASC) Location: Williamsburg, VA, OCT 14-18, 2012	ISI	4.00
		2	White, Allan L., Fault injection for semi-parametric reliability models, 2005 IEEE Aerospace Conference Location: Big Sky, MT Date: MAR 05-12, 2005	ISI	4.00
		2	White, A.L., Worst pattern analysis for Markov reliability models, AIAA/IEEE Digital Avionics Systems Conference - Proceedings 2, pp. 12D41-12D410.	BDI	2.00
		2	Tambouratzis, T., A parallel approach to the Eulerian cycle problem, INTERNATIONAL JOURNAL OF INTELLIGENT SYSTEMS, Volume: 17, Issue: 12, Pages: 1111-1119, Dec. 2002 (Q1)	ISI	8.00
		2	Cheng, KL; Tsai, MF; Wu, CW, Neighborhood pattern-sensitive fault testing and diagnostics for random-access memories, IEEE TRANSACTIONS ON COMPUTER-AIDED DESIGN OF INTEGRATED CIRCUITS AND SYSTEMS Volume: 21 Issue: 11 Pages: 1328-1336 Published: NOV 2002 (Q2)	ISI	8.00
14	BDI2	2	Ichim, M.; Dan, D.; Sava C., Interactive Tools used in Blended Instruction to Teach the Blow Room Line Processes, eLearning & Software for Education, 2017, Vol. 3, 445-448, EBSCO.	BDI	2.00
15	BDI4	2	Rusli, J. R.; Sidek, R. M.; Zuha, W. H. Wan, Development of Automated Neighborhood Pattern Sensitive Fault Syndrome Generator for SRAM, 10th IEEE International Conference on Semiconductor Electronics (ICSE), Kuala Lumpur, MALAYSIA, SEP 19-21, 2012	ISI	4.00
		2	Bui, T.Q., Pham, L.D., Nguyen, H.M., (...), Le, T.C., Hoang, T.;Title: An effective architecture of memory built-in self-test for wide range of SRAM; Proceedings - 2016 International Conference on Advanced Computing and Applications, ACOMP 2016, 7809564, pp. 121-124	ISI	4.00
16	BDI8	2	MJ Short, M Schwarz, J Boercsoek , Efficient implementation of fault-tolerant data structures in embedded control software, WSEAS Transactions on Electronics, 2008, 5 (1), pp. 12-24,ISSN 1109-9445.	BDI	2.00
17	BDI10	1	VIBORNOV, P.V., PROBABILITY METHOD OF POSITIONS FOR DETECTING CODE SENSITIVE DEFECTS OF OPERATIONAL MEMORY", INDUSTRIAL ACS AND CONTROLLERS, No. 12, pp.46-54, 2012, ISSN: 1561-1531, Moscow	BDI	4.00
18	BDI15	2	Ichim, M., Sava, C., Computer-Assisted Teaching and Learning of Cotton Carding, 14th International Scientific Conference on eLearning and Software for Education - eLearning Challenges and New Horizons, Bucharest, Apr 19-20, 2018, WOS:000467471000025	ISI	4.00
		2	Ichim, M., Sava, C., Computer-Based Learning of Cotton Drawing, Proceedings of the 14th International Conference on Virtual Learning, Bucuresti, Romania, 26 OCT 2019, pag. 309-313, ISSN 1844-8933, WOS:000506084800045	ISI	4.00
		2	Ichim, M., COMPUTER-ENHANCED LEARNING OF ROTOR SPINNING, Conference proceedings of eLearning and Software for Education (eLSE), București, 16/2020, Issue 3, Print ISSN: 2066-026X, online-ISSN: 2066-8821	ISI	4.00

Data: 21.09.2023

Cașcaval Petru



ADEVERINTA

La solicitarea domnului prof.dr.ing . Petru Cascaval, confirmam prin prezenta derularea prin DMMP a contractelor de cercetare prezentate mai jos :

Nr. Crt.	Calitatea	Titlul proiectului	Numar contract/tip	Valoare contract	Perioada / anul	Director / Responsabil proiect
1	Director contract	Structuri redundante pentru cresterea fiabilitatii sistemelor fotovoltaice si a sigurantei lor in functionare	Ag. Economic nr. 39435/2023	60000 RON - avans incasat 47500 RON	2023-2024	Prof.dr.ing. Petru Cascaval
2		Teste de memorie RAM pentru defecte statice de tip cuplaj și defecte dinamice	GR nr. 217/2006 Tema 2, cod CNC SIS 231	20000	2006	
	GR nr. 80/2007 Tema 11, cod CNC SIS 231		22000	2007		
			42000			



Șef birou,
Ing Virgil Medvichi

Director DMMP,
Ing. Nicoleta Cuciureanu

Intocmit,
Ing. Mihaela Bordianu